読者の広場

Design Wave誌にひと言

9月号（特集1「設計＆検証言語“SystemVerilog”」/特集2「差動インターフェースを手軽に使う」の号）について

● **今度はツールの話も盛り込んで**

SystemVerilogの特集がおもしろかったです．現在，ハードウェアの技術者が辞めてしまい，カードのデザインからFPGAのデザイン，物の手配までやっていて，SystemVerilogを勉強する時間が…．次は，SystemVerilogのシミュレーション・ツールの紹介などもお願いします．（つるかめ）

● **これから差動インターフェースを使う機会が増えそう**

最近，（特集2で取り上げられたような）LVDS（low voltage differential signaling）に関する記事に注目している．これからしごとでもLVDSを導入する製品が増えていきそうである．遅れないうちに基本的な知識を身に付けておきたい．（匿名）

● **車載ソフトウェアの実装記事が役に立つ**

解説記事「車載アプリケーション・ソフトウェアの移植性を高める通信仕様とその実装」は役に立った．今後もこのような記事をお願いします．（JO）

ひと口コメント・コーナー

今月のお題「あなたの『これだけはだれにも負けない！』」

- おかしなバグりかた
- 検証
- 正義感と人間性
- 一生懸命にやるのはだれにも負けない
- どこでもいつでもよく寝ること
- 体力！
- 物事をきわめて悪いほうに考えてしまうこと（笑）
- 安給料 vs.しごとの量

次のお題「最近買った『自分へのごほうび』」

Term is Funny

『エンジニアの法則裏バージョン』

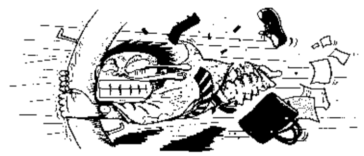
GEH

法則77：顧客先の訪問の法則（その1）

遠くにある顧客のもとへ出張すると，台風上陸．

● 追補

帰りの新幹線は運転見合わせ．近くにあるビジネス・ホテルは満員御礼で泊まれない．



法則78：顧客への訪問の法則（その2）

徒歩で訪問すると，突然の雷雨．あなたがいちばん背が高い．

法則79：顧客への訪問の法則（その3）

徒歩で訪問すると，さわやかな春の風．今年から花粉症デビュー！

法則80：時間一定の法則

どんなに重要なプロジェクトで，かつ，社長みずからが陣頭に立ち，いつもの数倍の労力（エネルギー）をかけて制御したとしても，スケジュールが遅れることに変わりはない．

<筆者プロフィール>
回路設計に追われながらもインターネットの魔力に取りつかれ，HP『電影雑記（http://www1.odn.ne.jp/~cbi12830/index.htm）』を営む．現在，技術者として忙しい日々を過ごしている．

Design Wave Magazine 記事ベスト3

2005年9月号の記事でおもしろかったもの，役に立つ/立ちそうなもののアンケートを実施しました．ここでは，その結果発表を行います．

♪おもしろベスト3♪

第1位	特集2	第1章	差動インターフェース活用のメリットを見る
第2位	特集2	第2章	低コストFPGAによる640Mbps LVDSインターフェースの実現
第3位	特集1	第1章	SystemVerilog，まずココに注目！

♪お役立ちベスト3♪

第1位	特集2	第3章	高速シリアル通信を行う際のSerDes機能の実現法
第2位	特集2	第1章	差動インターフェース活用のメリットを見る
第3位	特集1	第3章	初めてでも使えるSystemVerilog文法ガイド

※アンケート，本誌へのご意見・ご感想，読者プレゼントのお申し込みは，本誌のホームページ（http://www.cqpub.co.jp/dwm/）でお受けしています．詳しくは，本誌のp.26をご覧ください．